

Curriculum Vitae

DATOS PERSONALES

NOMBRE: RICARDO MACIAS QUIJAS
FECHA DE NACIMIENTO: 10 DE NOVIEMBRE DE 1978
LUGAR DE NACIMIENTO: TEOCALTICHE, JALISCO
ESTADO CIVIL: CASADO
CORREO ELECTRÓNICO: rmacias@up.edu.mx

NACIONALIDAD: MEXICANO

DOMICILIO ACTUAL: PASEO DE ARGEL # 105 INT. 38
FRACCIONAMIENTO PASEOS DE SANTA MÓNICA, C.P. 20286
AGUASCALIENTES, AGS, MÉXICO
(449) 9106200 EXT. 7167

ESCOLARIDAD

Licenciatura:

Ingeniería en Electrónica y Sistemas de Comunicación Digital
Universidad Autónoma de Aguascalientes
1996 – 2001
Certificado, Título y Cedula Profesional.

Maestría:

Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional.
(CINVESTAV-IPN)
Unidad Guadalajara.
Maestría en Ciencias con especialidad en Ingeniería Eléctrica,
Opción telecomunicaciones
2001 - 2004.
Titulo.

Doctorado:

Universidad Panamericana campus Bonaterra.
2020 – En curso.

CONOCIMIENTOS TECNICOS

- Lenguajes de programación alto y bajo nivel.
- Lenguajes de descripción de hardware.
- ORCAD, MAXPLUS II, QUARTUS II, VISUAL HDL, MODELSIM, SYNOPSIS
- Arquitectura y programación de microprocesadores y microcontroladores.
- Procesamiento digital de señales.
- Comunicaciones Digitales y analógicas.
- Telecomunicaciones.

PROYECTOS

- “Diseño de un circuito VLSI receptor de tramas GFP para la Adaptación de Ethernet sobre SONET/SDH a 2.5Gbps”.
Actividades: Diseño de la Arquitectura del Dispositivo
 Descripción de un circuito en VHDL.
 Diseño del plan de Verificación.
 Verificación Funcional del Dispositivo.
 Verificación Formal del Controlador de Entramado.
- Pointer Tracker para SONET/SDH.
Actividades: Diseño del plan de Verificación.
 Verificación Funcional.
- Herramienta de Verificación Funcional para un Add Drop Multiplexer SONET/SDH.
Actividades: Diseño y desarrollo de un conjunto de clases en C++.
- Herramienta de Verificación Funcional para sistema de recepción GFP.
Actividades: Diseño y desarrollo de la herramienta en C++.
- Sistema de Conmutación de 256 canales de voz/datos con capacidad para conferencia integrado a la PC mediante el bus ISA.
Actividades: Diseño de la arquitectura del hardware.
 Diseño de un Device Driver en tiempo real para Windows 95 en C++.
 Diseño del software para el manejo del conmutador en C++.
- Aplicación de FDM para reconocimiento de olores usando una nariz electrónica.

MATERIAS IMPARTIDAS:

- Circuitos Lógicos I y II
- Circuitos Eléctricos
- VHDL (Diseño asistido por computadora)
- Teoría de la comunicación
- Sistemas de comunicación digital
- Laboratorio de comunicaciones
- Diseño electrónico
- Procesamiento digital de señales
- Tratamiento de señales
- Telefonía
- Dispositivos y circuitos electrónicos

OTROS:

- Redes telefónicas, Maestría en telecomunicaciones, Universidad de Guayaquil, Ecuador.
- Tecnologías de transporte PDH/SDH(2), CENACSE, Campeche, México.
- Sincronización de redes SDH, CENACSE, Campeche, México.